

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-214822
(43)Date of publication of application : 04.08.2000

(51)Int.Cl. G09G 3/288

(21)Application number : 11-014669 (71)Applicant : NEC CORP

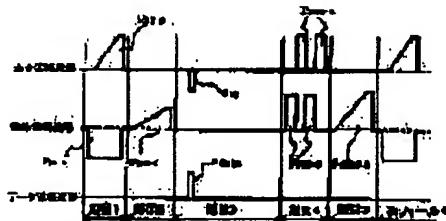
(22)Date of filing : 22.01.1999 (72)Inventor : ISHIZUKA
MITSUHIRO

(54) DRIVE METHOD FOR AC-TYPE PLASMA DISPLAY, AND AC-TYPE PLASMA DISPLAY

(57)Abstract:

PROBLEM TO BE SOLVED: To reduce background brightness, to improve contrast in a dark place, and to enlarge an operative voltage range by impressing a positive electrode priming pulse having a gradual rise onto a scan electrode, and impressing a charge adjusting pulse including a positive electrode having a gradual rise onto a hold electrode.

SOLUTION: A priming pulse P_{pr-c} of a sawtooth wave is impressed on a scan electrode in a period 1 to make a weak discharge state, and therefore priming brightness is reduced. Thus, background brightness is reduced, and contrast in a dark place is improved. Because a wall charge is formed using weak discharge with the sawtooth wave, amount of the wall charge can be controlled by gradually generating a small amount of wall charge. Because a charge-adjusting pulse P_{pe-c} to be impressed on a hold electrode in a period 2 is a sawtooth wave, wall charges on the scan electrode and the hold electrode can be suitably controlled, and an operative voltage range can be enlarged where selective eliminating discharge in a subsequent period 3 is operated stably.



BEST AVAILABLE COPY

LEGAL STATUS

[Date of request for examination] 25.03.1999

[Date of sending the examiner's
decision of rejection]

[Kind of final disposal of application
other than the examiner's decision
of rejection or application
converted registration]

[Date of final disposal for
application]

[Patent number] 3271598

[Date of registration] 25.01.2002

[Number of appeal against
examiner's decision of rejection]

[Date of requesting appeal against
examiner's decision of rejection]

[Date of extinction of right]

BEST AVAILABLE COPY

(1) 日本国特許庁 (JP)

(2) 公開特許公報 (A)

(3) 特許出願公開番号

特開2000-214822

(P2000-214822A)

(4) 公開日 平成12年8月4日(2000.8.4)

(5) Int.Cl.
G09G 3/28

検索記号

P I
G09G 3/28

5-01-1 (D)

B 6C080

請求項 有 請求項の数11 OL (全 20 頁)

(21) 出願番号 特願平11-14669

(71) 出願人 00000230

日本電気株式会社

東京都墨田区芝五丁目7番1号

(22) 出願日 平成11年1月22日(1999.1.22)

(72) 発明者 石原 光洋

東京都墨田区芝五丁目7番1号 日本電気株

式会社内

(73) 代理人 100007113

弁理士 堀 基之

Pターム(単年) E030 D015 B005 D001 D000 E000

FF12 DD12 HD02 HD04 HD06

HD07 JJ02 JJ03 JJ04 JJ05

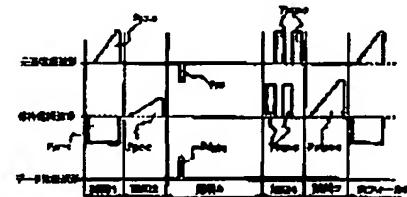
JJ06

(54) [発明の名前] AC型プラズマディスプレイの駆動方法及びAC型プラズマディスプレイ

(57) [要旨]

【課題】 本発明は、背景輝度が低く暗所コントラストが良好であり、当面臨圧荷重の広いAC型プラズマディスプレイの駆動方法及びAC型プラズマディスプレイを提供することを課題とする。

【解決手段】 走査電極に印加されるプライミングパルスを緩やかな立ち上がりの正弦性の波形または恒持電極に印加されるプライミングパルスを緩やかな立ち下がりの負弦性の波形とし、恒持電極パルスを恒持電極に緩やかな立ち上がりの正弦性の消去パルスとして印加または走査電極に緩やかな立ち下がりの負弦性の消去パルスとして印加し、走査電極に印加される負弦性の走査パルスとデータ電極に印加される正弦性のデータパルスとによって選択されたセルの蓄電蓄の消去を行い、走査電極に緩やかな立ち上がりの正弦性の消去パルスを印加または恒持電極に緩やかな立ち下がりの負弦性の消去パルスを印加する。



JP,2000-214822,A ◎STANDARD ◎ZOOM-UP ROTATION | No Rotation |

PREVIOUS PAGE

NEXT PAGE

[DETAIL]